

DAFTAR PUSTAKA

- [1] Mooniarsih, C.T., “Desain dan Simulasi Filter FIR Menggunakan Metode Windowing”. Laboratorium Telekomunikasi, Jurusan Teknik Elektro, Fakultas Teknik, Universitas Tanjungpura., *Jurnal ELKHA*, 2010,1, (2), pp. 41-46
- [2] Nazif, Hazlif., Hamid, M.I., “Pemodelan dan Simulasi PV-Inverter Terintegrasi ke Grid Dengan Kontrol Arus (Ramp Comparison of Current Control)”. Jurusan Teknik Elektro Fakultas Teknik Universitas Andalas, *Jurnal Nasional Teknik Elektro*, 2015,2, (4), pp. 129-139
- [3] Hamid, M.I., Jusoh, A., Anwari, Makbul., “ Photovoltaic Plant With Reduced Output Current Harmonics Using Generation-side Active Power”, *IET Renew. Power Gener.*, 2014, pp. 1-10
- [4] Savitri, Betty., Irianto, Antonius., dan Nur'ainingsih, Diah., “Perancangan Low Pass Filter Digital IIR Dengan FPGA”. Universitas Teknologi Yogyakarta., *Seminar Nasional (V)*., 2009, pp. 15-22
- [5] Putra, Ilham., “Analisis Metode Ekstraksi Komponen Arus Terdistorsi Menggunakan Filter Digital Low Pass FIR (Finite Impulse Responce) Dengan Fungsi Window Dolph-Cheyshev Pada Sistem Kompensasi Daya Listrik”. Jurusan Teknik Elektro Fakultas Teknik Universitas Andalas
- [6] Sugiarto, H., “Mereduksi Harmonisa Arus Dan Rugi Daya Akibat Beban Non Linier Dengan Memanage Penggunaan Beban Listrik Rumah Tangga”. Jurusan Teknik Elektro Politeknik Negeri Pontianak., *Jurnal ELKHA*, 2015,1, (7), pp. 34-40

[7] Akagi, H., Kanazawa, Y., Nabae, A. "Instantaneous reactive power compensator comprising switching devices without energy storage components", *IEEE Trans. Ind. Appl.*, 1984, I, (3), pp.625-630

[8] Munadi, R., Hayati, R., Irhamsyah, M., Arnia, F. "Performansi Filter Digital FIR Dan IIR Pada Pengolahan Sinyal Radar", Jurusan Teknik Elektro Fakultas Teknik Universitas Syiah Kuala, 2004, I, (3), pp. 23-30

[9] [http://learn.mikroe.com/ebooks/digital filter design](http://learn.mikroe.com/ebooks/digital%20filter%20design), diunduh pada tanggal 10 Mei 2016

